

Analog Mixed Signal Design Engineer

TITULACIÓN / ESTUDIOS:

- ✓ Ingeniero en telecomunicación (especialidad en electrónica), ingeniero en electrónica o licenciado en Físicas (especialidad en electricidad y electrónica)
- ✓ Grado en Ingeniería Electrónica, Robótica y Mecatrónica, grado en ingeniería de las tecnologías de telecomunicación o grado en física.

REQUISITOS BÁSICOS:

- ✓ Conocimientos en diseño, análisis y simulación de circuitos y layout/verificación de reguladores de bandgap, amplificadores operacionales, convertidores de datos digital-analógico y/o analógico-digital.
- ✓ Conocimientos de herramientas EDA de Cadence: Virtuoso, Spectre, Physical Verification System (PVS) y/o Calibre.
- ✓ Conocimiento de la física del dispositivo y de la tecnología CMOS y su interacción con los circuitos VLSI.

RECOMENDABLE:

- ✓ Experiencia en el diseño de sensores CMOS de imagen.
- ✓ Experiencia en diseño de PLL, reguladores y serializadores de alta velocidad.
- ✓ Experiencia con algoritmos DSP, diseño de filtros FIR, técnicas de "windowing", decimación, interpolación y modulación.
- ✓ Más de 3 años de experiencia diseñando circuitos analógicos a nivel de transistor en circuitos integrados, preferiblemente con tecnología CMOS Standard.
- ✓ Conocimiento de técnicas de análisis de circuitos, comportamiento de los circuitos de baja y gran señal, análisis de ruido, cálculo cuantitativo de "mismatch", análisis de estabilidad y técnicas para estabilizar.

IDIOMAS:

- ✓ Buen nivel de inglés, tanto hablado como escrito.

RESPONSABILIDADES:

- ✓ Contribuir en todas las fases del desarrollo de sistemas analógicos y de señal mixta de altas prestaciones.
- ✓ Definición de arquitectura, especificaciones, circuitos (RTL usando VHDL y Verilog), diseño a nivel de transistores y simulaciones, diseño de layout, extracción física y desarrollo de metodología de verificación y caracterización en silicio.
- ✓ Desarrollo de testbenches y simulaciones de circuitos en bloque a nivel de chip y sistema para verificaciones funcionales y de tiempo de respuesta.