

## Digital Design Engineer

### TITULACIÓN / ESTUDIOS:

- ✓ Ingeniero en telecomunicación (especialidad en electrónica), ingeniero en electrónica o licenciado en Físicas (especialidad en electricidad y electrónica)
- ✓ Grado en Ingeniería Electrónica, Robótica y Mecatrónica, grado en ingeniería de las tecnologías de telecomunicación o grado en física.

### REQUISITOS BASICOS

- ✓ Conocimientos en diseño de circuitos digitales y de señal mixta para circuitos integrados.
- ✓ Conocimientos en desarrollo e integración de núcleos digitales embebidos (microprocesadores, microcontroladores y núcleos DSP)
- ✓ Experiencia en lenguajes script como TCL, Bash, Perl, Python, etc.
- ✓ Experiencia en lenguajes de descripción hardware (Verilog, VHDL, SV)
- ✓ Conocimiento del flujo de diseño digital de un ASIC.
- ✓ Experiencia en el uso de herramientas EDA de Cadence/Synopsis como Excelium/Modelsim, Genus/RTL-Compiler, Modus, Innovus/Encounter, Tempus, Voltus.

### RECOMENDABLE:

- ✓ Microprocesadores y núcleos DSP, síntesis, análisis de tiempos y verificación del sistema.
- ✓ Conocimientos específicos de cómo funcionan los circuitos a nivel analógico y digital. Conocimiento de la física del dispositivo y de la tecnología CMOS y su interacción con los circuitos VLSI.
- ✓ Conocimientos de software de sistemas en un solo chip.
- ✓ Conocimientos de metodología de verificación (UVM)
- ✓ Conocimiento de técnicas de análisis de circuitos, comportamiento de los circuitos de baja y gran señal, análisis de ruido, cálculo cuantitativo de "mismatch", análisis de estabilidad y técnicas para estabilizar "feedback loops".

### IDIOMAS:

- ✓ Buen nivel de inglés, tanto hablado como escrito.

### RESPONSABILIDADES:

- ✓ Contribuir en todas las fases del desarrollo de sistemas digitales.
- ✓ Definición de arquitectura, especificaciones, circuitos (RTL usando VHDL y Verilog), verificación funcional, síntesis, place&route, análisis temporal, formal, análisis de potencia, inserción de scan.
- ✓ Desarrollo de testbenches y simulaciones de circuitos a nivel de bloque o chip para verificaciones funcionales y temporales. Desarrollo de scripts, funciones, y documentación.
- ✓ Integración de núcleos digitales embebidos (microprocesadores, microcontroladores y núcleos DSP)