

OFERTA DE EMPLEO

Instituto de Microelectrónica de Sevilla

Diseño de Chips para Entrefases Analógico/Digitales
gestionadas por Redes Neuronales Artificiales



Perfil: Grado/máster en Física, Informática, Ingeniería Electrónica, Robótica y Mecatrónica; otros títulos con formación en áreas de Electrónica y Telecomunicaciones. Formación en uso de herramientas CAD de diseño microelectrónico. **Se requiere ciudadanía o permiso de residencia europea.**

Proyectos I+D+I relacionados: <http://www2.imse-cnm.csic.es/~jrosa/index.php/Funded-Projects>

Contacto/Más información: enviar CV al Prof. José M. de la Rosa: jrosa@us.es, jrosa@imse-cnm.csic.es (www.imse-cnm.csic.es/~jrosa, <https://www.linkedin.com/in/jose-m-de-la-rosa>, @josemdelarosa)

JOB OFFER

Instituto de Microelectrónica de Sevilla

Design of Chips for Analog/Digital Interfaces
managed by Artificial Neural Networks



Profile: Bachelor/Master's degree in Physics, Computer Science, Electronic Engineering, Robotics and Mechatronics; other degrees with training in the areas of Electronics, Telecommunications. Experience in Cadence IC Design; background in the design of analog & mixed-signal integrated circuits. **EU citizenship or EU residence permission needed.**

Related Research Projects: <http://www2.imse-cnm.csic.es/~jrosa/index.php/Funded-Projects>

Contact/More information: Send CV to Prof. José M. de la Rosa: jrosa@us.es, jrosa@imse-cnm.csic.es (www.imse-cnm.csic.es/~jrosa, <https://www.linkedin.com/in/jose-m-de-la-rosa>, @josemdelarosa)